

開南大學 96 年度第 2 學期 資訊及電子商務學系 科目教學計劃表

課程編號	202047500		授課教師：曾繁鎮 老師
班次	1	<input type="checkbox"/> 必修	老師 e-mail : tfckn01@mail.knu.edu.tw
開課系所：	資訊及電子商務 學系	<input checked="" type="checkbox"/> 選修	老師分機：6028
年級班別：	大學部(日)		
課程名稱(中文)		學分數	課程名稱(英文)
邏輯設計		3	Logic Design
教學目標與內容	本課程介紹數位邏輯設計之原理與技術，養成硬體設計之基礎。		
實施方法	<input checked="" type="checkbox"/> 講解法 <input type="checkbox"/> 實作法 <input checked="" type="checkbox"/> 討論法 <input type="checkbox"/> 演習法 <input checked="" type="checkbox"/> 問答法 <input type="checkbox"/> 其他_____		
評量方式	期中測驗 30% 期末測驗 30% 平時（含出席、作業、學習態度等）40%		
授課使用及參考書籍	(請按作者、書名、版別、出版商、發行地、出版年份、起訖頁數順序填寫)。		
	楊豐瑞、陳福春；數位邏輯設計；書號：F7875 旗標出版股份有限公司 TEL: 02-2396-3257 林哲宇 0912-563-721 分機 364		

科目簡介(含課程大綱及教學進度)：

- 第一章 數字系統
- 第二章 基本邏輯運算與電路
- 第三章 布林代數
- 第四章 卡諾圖化簡
- 第五章 組合邏輯電路設計
- 第六章 正反器與序向電路設計
- 第七章 計數器與暫存器設計
- 第八章 狀態圖電路設計

說明：

1. 授課教師於學期前填寫本表，經課程委員會審核後，影印分送給教師所屬課程委員會召集人，授課班級所屬系、所及教務處課務組；並於開始上課時，將本內容向學生說明。
2. 本表於 91.4.23 第四次校課程委員會討論通過。

課程委員會召集人：

授課教師：

曾繁鎮

郭惠珊